GMM ITG

GI/GMM/ITG

RSS-Fachgruppe
Layoutentwurf

Fachgruppen-treffen Reutlingen 21.09.2009

Agenda

- 10.00 Begrüßung, Vorstellung und Festlegung der Tagesordnung
- 10.15 Vorstellung Robert-Bosch GmbH, Reutlingen, Peter van Staa
- 10.30 Einführungsvortrag und Diskussion
  Rainer Brück, Uni Siegen
  „Fertigungsnahe Verifikation“
- 10.50 Fachvortrag und Diskussion
  Hanno Melzner, Reinhard März, Infineon Technologies AG,
  "From 'Find and Fix' to 'Correct by Construction': a Roadmap for Lithography Optimization of Digital Logic Layout"
- 11.40 Fachvortrag und Diskussion
  Hartmut Marquardt, Mentor Graphics Deutschland GmbH,
  "Equation-Based Design Rule Check"
- 12.30 Mittagspause
- 13.30 Fachvortrag und Diskussion
  Göran Jerke, Robert Bosch GmbH,
  "PCell Verification"
- 14.20 Organisatorisches und Verschiedenes
  u.a.
- 15.00 Ende des Fachgruppentreffens / Besuch der Halbleiterfab